



# 2006년도 SoC 시제품 개발 지원 안내

## ❖ 지원개요

정보통신기기 및 부품에 필요한 IT SoC 개발을 위하여 파운드리회사(반도체 제조회사)와 긴밀한 협력체계를 구축하여 적기에 저렴한 비용으로 SoC 개발을 할 수 있도록 SoC 제작 서비스 및 개발비용을 지원함

## ❖ 지원내용

### ■ 지원범위

- IT SoC 시제품 개발 소요비용의 50% 이내에서 정부지원금 지원
- 지원 비용 : IP, 후반부설계(Back-end Design), 제작(마스크, Fab 공정), 패키지 비용
- 협력 파운드리 : 동부일렉트로닉스, 매그나칩반도체, 삼성전자, 한국전자통신연구원

### ■ 지원대상 : IT SoC 개발관련 중소벤처 시스템 및 설계전문 기업

### ■ 개발방법 : 개별제작(Single Run) 및 서틀제작(Multi Project Wafer)

### ■ 신청방법 : IT SoC 개발지원 신청서, IT SoC 개발 규격서 (상세 내용은 홈페이지 참조)

### ■ 지원방법 : 수시 신청접수 및 분기별(3월, 6월, 9월) 심사, 선정

### ■ 추진일정 계획

구분	신청접수	심의선정	계약체결	비고
3차	2006. 6. 16~8.31 (수시)	2006. 9. 15.	선정 통보 후 3개월 이내	2006년 마지막 신청접수

### ■ 파운드리, 지원 공정, 협력기관(지정 디자인하우스)

파운드리	지원 공정					협력 기관 (지정 디자인하우스)
	0.5 $\mu$ m	0.35 $\mu$ m	0.25 $\mu$ m	0.18 $\mu$ m	0.13 $\mu$ m	
동부일렉트로닉스	-	-	지원	지원	지원	슬림텍, 다반테크
매그나칩반도체	지원	지원	지원	지원	-	맥커스, 이엠디티, 이디텍, 파인스, 아이앤씨테크놀로지, 아이칩스
삼성전자	-	지원	지원	지원	지원	다윈텍, 알파칩스, 씨앤에스테크놀로지
한국전자통신연구원	GaAs MESFET, PHEMT					

- 개별제작은 파운드리가 지원하는 모든 공정기술 지원 가능함
- 서틀제작은 파운드리가 자체 운영하는 일정에 따라 지원
- 해외 파운드리는 국내 파운드리 이용이 불가할 경우 개별제작 우선 지원

○ 홈페이지 : <http://www.asic.net>

○ 문의처 : SoC산업기술팀 장인수 (☎02-3433-6087, E-mail : janginsu@etri.re.kr)



# 2006년도 2차 SoC 신뢰성시험 지원 안내

## » 지원 개요

IT SoC의 종합적이고 체계적인 시험평가 서비스 제공을 위해 SoC 신뢰성시험을 시험 전문업체와 협력하여 지원하며, 고가의 시험비용 부담을 경감키 위해 시험비의 50%까지 지원함.

## » 지원 대상

IT SoC 개발 중소기업

## » 지원 내용

- 신뢰성 시험전문업체와 협력하여 HTOL(High Temperature Operating Life test)등의 수명시험, 온·습도 환경시험, ESD시험, Latch-up시험 등 13개 시험 전체와 시험보드 제작을 지원함.
- 신뢰성시험의 총 소요비용을 50%범위 내에서 최고 일천만원까지 지원함.

## » 지원 일정

구분	신청접수	선정통보(예정)	비고
2차	2006.4.1~7.31(수시)	8. 15	2006년도 마지막 신청접수

## » 신청 방법

**제출 서류** : SoC신뢰성시험신청서 1부 (상세 내용은 홈페이지 참고)

**접수 방법** : 이메일(권장) 및 우편 접수

## » 접수처

**이메일 접수처** : scpark@etri.re.kr

**우편 접수처** : (138-711) 서울시 송파구 가락본동 79-2 KIPA빌딩 11층  
한국전자통신연구원 SoC산업진흥센터 SoC산업기술팀

**홈페이지** : [www.asic.net](http://www.asic.net) > SoC시험지원

**문의처** : 02-3433-6086

## ※ SoC 전기적특성 시험비용 인하 및 이용 안내

· 2006년 3월부터 SoC시제품 시험 프로그램 개발 및 전기적 특성시험 지원의 비용을 대폭 인하하여 지원하고 있습니다.

### · 시험비용안내

- 시제품 시험 : 100만원~200만원까지 차등적용
- 소량양산품 : 외부시험 전문업체 비용의 85% 수준적용

· **신청서 접수** : 홈페이지 [www.asic.net](http://www.asic.net) > SoC 시험지원 > 사용신청

# 2006년 IT SoC 전공인증과정 하계 설계특론 교육 일정

한국전자통신연구원 SoC산업진흥센터에서는 산업체 요구에 부응하는 IT SoC 설계인력을 양성하기 위하여 IT-SoC전공인증과정에 참여하는 석·박사 과정 학생들을 대상으로 동·하계방학동안 SoC 실무설계 능력을 강화하기 위한 설계특론을 개설하여 운영하고 있습니다.

- » **수강대상** : IT-SoC전공인증과정 학생 (\*기획강좌는 일반인도 수강 가능)
- » **신청방법** : 홈페이지 (<http://www.asic.net>) 로그인 후 아카데미 교육센터에서 수강신청
- » **교육장소** : IT-SoC아카데미 (서울시 송파구 가락동 10번지 신도빌딩 5~7층)
- » **문의처** : • 교육 : 최대수 기술원 (tel. 02-3433-6064, email. daesooc@etri.re.kr)  
 • 교육장 : 정순기 기술원 (tel. 02-401-7111, email. cjeong@etri.re.kr)

## » 교육일정

\* 교육일정은 강사 사정에 의해 변경될수 있습니다.

번호	강좌명	단계	교육장	개강일	기간	책임강사	비고
1	OTA & Analog Subcircuit(A)	II	아카데미	07월 03일	5일	임신일(서경대)	
2	시스템 구조 및 E-SW를 위한 저전력 설계 기법	II	아카데미	07월 10일	5일	정기석(한양대)	
3	고성능 코덱 설계	II	아카데미	07월 24일	5일	노정진(한양대)	
4	RF IC 설계	I	아카데미	08월 14일	10일	김복기(광운대)	
5	통신 시스템 이론 및 실습	III	아카데미	06월 26일	10일	오혁준(광운대)	
6	고성능 데이터 변환기	II	아카데미	07월 10일	5일	윤광섭(인하대)	
7	저전력/저전압 회로설계	II	아카데미	07월 24일	5일	김수환(서울대)	
8	SoC 설계 방법론	I	아카데미	07월 31일	10일	김태환(서울대)	
9	SoC 구조	I	아카데미	08월 14일	10일	최기영(서울대)	
10	CIS(CMOS Image Sensor) 설계	III	아카데미	06월 19일	10일	강영진(다빛다인)	
11	DMB기획강좌1 지상파DMB	IV	아카데미	07월 03일	10일	김송강(중부대)	일반인 수강 가능
12	DMB기획강좌2 DMB AV 수신기	IV	아카데미	07월 18일	9일	박은화(에이직뱅크)	일반인 수강 가능
13	이동통신기획강좌1 CDMA	IV	아카데미	07월 31일	10일	오혁준(광운대)	일반인 수강 가능
14	이동통신기획강좌3 WCDMA	IV	아카데미	08월 14일	10일	김송강(중부대)	일반인 수강 가능
15	RF 기초	II	아카데미	07월 03일	5일	이문규(서울시립대)	
16	LNA/Mixer	II	아카데미	07월 10일	5일	이상국(ICU) 김영석(충북대)	
17	VCO/PLL	II	아카데미	07월 18일	4일	범진욱(서강대) 정항근(전북대)	

18	Power Amp	II	아카데미	07월 24일	5일	어윤성(광운대)	
19	이동통신기확강좌2 카메라폰	IV	아카데미	07월 31일	10일	장숙현(스프레드텔레콤)	일반인 수강 가능
20	고성능 Memory 설계	III	아카데미	08월 14일	10일	정진용(포항공대)	
21	임베디드 시스템 설계(Linux)	II	아카데미	06월 12일	10일	조용범(건국대)	
22	임베디드 시스템 설계(DSP)	II	아카데미	06월 26일	10일	이기승(건국대)	
23	ARM 프로그래밍	II	아카데미	07월 10일	9일	정용진(광운대) 조용범(건국대)	
24	고성능 PLL/DLL 설계	II	아카데미	07월 24일	5일	강진구(인하대) 김철우(고려대)	
25	DMB기획강좌3 위성DMB	IV	아카데미	07월 31일	10일	한진희(텔레이스)	일반인 수강 가능
26	SoC 설계 E-SW 기초 이론 및 실습	I	아카데미	08월 14일	10일	김용식(건양대)	
27	ARM 개발환경 및 임베디드 프로그래밍	II	전남대	07월31일	10일	이정아(조선대)	
28	Mobile Multimedia	II	한양대(안산)	07월20일	10일	조경순(한국외대)	
29	저전력 SoC 설계기술	II	한양대(안산)	08월16일	10일	김태환(서울대)	
30	ARM기반 SoC설계기초	II	광운대	07월24일	10일	이찬호(송실대)	
31	ARM Core기반의 SoC설계	II	경북대	07월10일	10일	문병인(경북대)	
32	저전압/저전력 Analog 회로설계	II	전북대	08월07일	5일	조성익(전북대)	
33	자동차 블랙박스용 영상신호 및 상태정보 저장제어	II	전북대	08월16일	10일	임명섭(전북대)	
34	RF 시스템 및 RF SoC 설계	II	충남대	07월31일	10일	김영석(충북대)	
35	4비트 프로세서 설계 및 응용	II	부산대	6월26일	10일	박주성(부산대)	

>>교육일정 확인 및 신청 : 한국전자통신연구원 SoC산업진흥센터 홈페이지 (<http://www.asic.net>)의 IT-SoC아카데미 교육센터 참조

