



▶ 신성장동력 발굴 추진



분과위(지식서비스, 주력기간산업, 신산업, 에너지/환경산업)를 구성하여, 기획단은 전체 작업방향 제시, 신성장동력 후보 선정 등 주요사항에 대해

지식경제부는 5~10년후 대한민국을 선도할 신성장동력으로서 고부가가치 산업을 발굴하여 집중 육성하기 위해 4~7월에 걸쳐 민간중심·기업중심의 '신성장동력' 발굴 추진체계를 정립하였다. 이를 위해 민간중심으로 "신성장동력기획단(단장: 서남표 KAIST 총장) 및 "4개

협의/결정하고, 4개 분과위는 각 영역별로 신성장동력 후보과제 도출, 후보과제별 실행계획(R&D, 제도개선, 인력양성, 시장창출 등) 수립을 담당하였다. 정보통신연구진흥원(IITA)은 신산업 분과의 간사를 담당하였다. 신산업 분야 신성장동력 후보 발굴을 위해 "신산업 분과위원회" 산하에 그룹별 소위원회(6개) 및 지원반(1개)을 운영하여, 분야별 후보품목을 도출하고, 선정된 후보별 Action Plan 마련(R&D, 제도개선, 인프라구축 등), 분야별 보고서 작성 등을 수행하였다. 지원반은 IITA 기획 및 관련기관 전문가, 외부정책전문가, 지경부 정보통신총괄과 담당으로 구성하고, 신성장동력 발굴 관련 프로세스에 대해 전체적인 운영 방향설정을 지원하며, 총괄보고서 및 지원정책 발굴 작업 등을 수행하였다.

■ 문의 : 기술기획팀 (042-710-1041~6)

▶ 벤처캐피털리스트 전문 프로그램 운영

IITA는 신성장동력분야 투자 활성화 지원을 위해 벤처캐피털리스트 및 벤처투자 관련기관 투자실무자 등을 대상으로 IT벤처캐피털리스트 전문성 강화 프로그램을 운영한다. 이 프로그램은 6월 4일부터 8월 29일까지 약 3개월동안 외부전문가, 정책담당자 등의 IT 및 IT융합기술 시장동향, 기술금융 및 기술정책, M&A 등 벤처투자실무기법 등에 대한 강의와 현장교육 등으로 진행된다.

■ 문의 : 투자사업팀 현종근 팀장(042-710-1280)

▶ 2008년 IT 산업 이슈의 핵심은 융합

2008년 IT 산업에서는 신정부 출범과 함께 가장 중요한 화두 중 하나로 떠오른 '융합'이 핵심 이슈로 부각될 것으로 전망됐다. 정보통신연구진흥원이 최근 IT 각계 전문가 7,832명을 대상으로 설문조사·분석한 "2008년 IT 이슈 설문조사" 보고서에 따르면, IT 전문가들은 총 77개 이슈 키워드 가운데 「PTV」, 「와이브로/와이맥스」, 「지적재산권 보호」가 2008년 IT 산업에서 가장 중요한 이슈로 부각될 것이라고 응답하였다. 이번 조사 결과 상위 10대 이슈 가운데 「PTV」, 「IT-전통산업 융합」, 「제품-서비스(콘텐츠) 결합」, 「IT 컨설팅-비즈니스 컨설팅 융합」 등 융합 관련 이슈가 4개나 포함되어 있어, 2008년에는 어느 때보다 융합이 IT 산업에서 가장 중요한 이슈 키워드로 부각될 전망이다. 또한 융합과 관련된 핵심 기반 기술인 와이브로/와이맥스, RFID/USNI 상위 10대 순위에도 포함되어 있다는 점도 주목할 만하다.

■ 문의 : 정보조사분석팀 김정환 선임 (042-710-1370)

▶ IT핵심부품공동기술개발 협약 및 워크숍 개최

IITA는 IT핵심부품공동기술개발사업의 성공적인 추진을 위한 신규과제 협약을 완료하였다. 지난 1월 사업공고 이후 최종적으로 4개 컨소시엄에 대한 지원을 확정하였고 사업의 종합적인 성과 확대 및 컨소시엄별 기술교류와 확산을 도모하고자 6월 26일과 27일에 걸쳐 제주도에서 워크숍을 개최하였다.

■ 문의 : IT부품/융합 전문위원실 이상호 연구원 (042-710-1183)

▶ IITA, MS-현대기아차와 차량IT혁신센터 설립 MoU 체결



IITA는 5월 6일 서울 소공동 롯데호텔에서 한국MS와 현대-기아자동차는 '차량IT혁신센터 설립에 관한 양해각서'를 체결하고 차량IT산업육성을 위한 공동지원을 펼치기로 했다. 이에 따라 세 기관은 차량 IT혁신센터 설립을 추진하고 자동차 산업분야에서 매년 20개의 참여 중소벤처기업을 선정하고 육성하게 된다. 또한 그중에서 2개 이상 글로벌 기업 배출함으로써 중소기업 또한 함께 성장해 나갈 수 있는 글로벌 상생 협력의 새로운 모델을 제시할 계획이다. 차량IT분야는 IT업계의 블루오션으로 향후 세계 차량IT시장은 연간 250% 고속 성장할 것으로 기대되며 2010년 40조 원 규모로 성장할 것으로 전망되고 있다. 이번 협력 추진을 통해 국내 자동차 업계는 물론 IT산업의 질적 향상 및 국제경쟁력 강화에 기여할 수 있을 것으로 기대된다.

■ 문의 : 전략협력팀 이상길 팀장 (042-710-1240)

▶ 한-EU ICT포럼 개최

IITA는 6월 16, 17일 서울 코엑스 컨퍼런스센터에서 한-EU ICT포럼을 개최했다. 이번 행사는 지식경제부, 방송통신위원회, EC 정보사회미디어위원회가 주최하고 IITA, 정보통신국제협력진흥원, 시그마컨설팅초가 주관하는 행사로 300여명이 참석한 가운데 성황리에 진행되었다. 이번 포럼은 11개의 분야에 걸쳐 한-EU에서 관련 전문가가 나와 주제발표와 질의응답 등으로 이뤄졌다. 이어 한-EU 학계 및 업계관계자들이 양국간 협력 성공사례 및 발전방안에 대해 의견을 교환하고 공동 프로젝트 방안 등도 논의되었다. 한편 한-EU는 오는 10월 벨기에에서 2차 한-EU ICT포럼 및 워크숍을 열고 이번 포럼에서 있었던 협력방안을 발전시키고 지속적인 협력관계를 구축해 나갈 계획이다.

■ 문의 : 전략협력팀 박기람 연구원 (042-710-1244)

IT SoC 산업활성화를 위한 코디네이터

IT-SoC협회



www.itsoc.or.kr

▶ 반도체 통합협회 출범식 개최



지난 6월 25일 이윤호 지식경제부 장관이 참석한 가운데 IT-SoC협회와 한국반도체산업협회의 통합을 기념하는 출범식 행사가 개최되었다. IT-SoC협회는 한국반도체산업협회와 통합을 통해 파운드리와 협력을 강화하고,

시스템업체와도 새로운 차원의 협력네트워크를 형성함으로써 팹리스 기업들이 새롭게 도약할 수 있는 기반을 마련한다. 새로 출범하는 통합 협회에서는 시스템반도체운영위원회를 설치하여 IT-SoC협회 이사회 기능을 그대로 승계하고, 시스템반도체산업 지원 전담조직을 신설하여 기존 IT-SoC협회의 주요 사업을 계승·발전시킨다. 한편 통합협회에서 팹리스기업 부회장은 2개사, 이사사는 4개사로 팹리스업계의 목소리를 대변한다.

▶ IT-SoC협회 조찬세미나 개최



회원사 간의 교류확대 및 정보교환을 위해 기획된 IT-SoC협회 조찬세미나가 40여명의 회원사 대표이사가 참석한 가운데 지난 4월 30일 삼성동 그랜드인터컨티넨탈 호텔에서 열렸다. 이번 조찬세미나에는 하이닉스의 최진석 부사장이 초청인사로 참여해 "한국 반도체의 현황과 System LSI 발전방향"이란 주제로 강연했다. 최진석 부사장은

"반도체 장비 및 원부자재 업체의 상생 프로그램처럼 팹리스 산업 활성화를 위해 정부와 대기업, 팹리스 업체들이 모두 참여하는 단계별 상생프로그램이 필요하다"며 "삼성전자나 하이닉스가 세계 1위 반도체 기업이 되기 위해 시스템 LSI 사업에 본격적으로 뛰어들어야 하며 반도체시장에서 경쟁력을 확보하려면 팹리스와 파운드리의 상생 프로그램을 만들어야 한다"고 강조했다. 최 부사장은 이어 "상생 프로그램을 위해 팹리스 업체 30~50개를 선발해 집중 육성해야 한다"며 "경우에 따라 정부가 대기업 참여를 유도해야 할 것"이라고 밝혔다.

■ 문의 : R&D지원팀 이지연 (jylee@itsoc.or.kr, 02-407-9045)

▶ 하이닉스반도체 1:1 비즈니스 미팅 개최

IT-SoC협회와 한국전자통신연구원 SoC산업진흥센터는 오는 7월 2일부터 7월 3일까지 하이닉스 이천 본사에서 회원사와 하이닉스반도체간 공동협력을 위한 일대일 비즈니스 미팅행사를 개최한다. 총 17개 회원사가 참여하는 이번 행사에서 각 업체는 하이닉스반도체와 시스템반도체 공동개발, 파운드리 생산협력, 공동마케팅 등 다양한 상생협력 방안을 모색할 예정이다. 이번 팹리스업체와 파운드리간 상호협력 추진으로 인해 팹리스업체는 공정의 미세화에 따라 전문학적 자금이 소요되는 시스템반도체 개발비용의 절감과 함께 가장 큰 이슈중의 하나인 안정적인 생산 Capa. 확보를 기대하고 있다. 그동안 팹리스업체에서는 파운드리와 협력의 중요성이 강조되어 왔으나 별다른 진전이 없었던 만큼 이번 공동협력 추진에 큰 기대를 걸고 있다.

■ 문의 : R&D지원팀 최윤섭 과장 (yschoi@itsoc.or.kr, 02-407-9044)

▶ 중국 심천 IT SoC 로드쇼 개최



IT-SoC협회는 지난 6월 19일부터 20일까지 중국 선전에서 <중국 심천 IT SoC 로드쇼>를 개최했다. 중소기업청과 중소기업중앙회의 지원으로 올해 처음 개최된 본 행사는 IT-SoC협회의 주관 하에 4개월의 준비기간을 거쳐 이뤄졌다. <중국 심천 IT SoC 로드쇼>는 IIC China 전시회지원사업과 함께 국내 시스템반도체기업들의 중국시장 진출을

돕게 된다. 이번 상담회에는 아이앤씨테크놀로지·텔레칩스·FCI 등 국내 시스템반도체기업 12개 사가 참가했으며, 중흥통신·아이고(AIGO)·위롱(Yulong)·Foxconn·TCL·Delphi·Nollec 등 총 42개의 중국 주요 시스템기업과 디자인하우스가 참가했다. 이번 로드쇼에서는 총 2,500만 달러 규모의 상담과 700만 달러 규모의 계약을 체결하는 성과를 올렸으며, 상담액 가운데 약 1,000만 달러 정도는 추가 계약으로 이어질 가능성이 커 이번 로드쇼가 앞으로 국내 시스템반도체 업체들의 중국시장 공략 교두보로 확고히 자리매김할 전망이다. IT-SoC협회의 이민영 팀장은 "생각보다 규모가 큰 중국의 주요 시스템업체들이 대거 참여해 실질적인 상담이 이루어져 고무적인 행사였다"며 "앞으로 로드쇼를 더욱 확대해 나갈 예정"이라고 말했다.

■ 문의 : 마케팅지원팀 임인영 대리 (bei97@itsoc.or.kr, 02-407-9041)

▶ 2008 Q1 IT SoC 산업동향 보고서 발간

IT-SoC협회는 국내 IT-SoC시장 및 팹리스업체들의 최근 동향을 담은 2008년 1사분기 IT SoC 산업동향 보고서를 발간했다. 본 보고서의 작성을 위해 IT-SoC협회는 분기별 매출액 평균 10억 원 이상인 총 23개 팹리스업체를 대상으로 2008년 4월 28일부터 5월 21일까지 각각 분기별 매출액, 영업이익, 순이익을 조사했다. 국내 팹리스업체들은 올들어 순이익 증가를 보이며 회계세를 탄 것으로 드러났다. 또한 1분기 평균매출액도 지난해 1분기 7억 원보다 21.9% 늘어난 86억 원을 기록해 전반적으로 성장세를 보였다. 이번 1분기 보고서는 5월 27일 회원사와 관련 기관 및 연구소 그리고 언론사에 배포되었다. 협회 홈페이지(www.itsoc.or.kr)에서도 다운받을 수 있다.

■ 문의 : R&D지원팀 이지연 (jylee@itsoc.or.kr, 02-407-9045)

한국전자통신연구원 SoC산업진흥센터



www.asic.net

▶ ITRC Forum 2008, 'IT-SoC Recruiting Fair' 개최



지난 6월 19일 코엑스 인도양홀에서 엠텍비전(주), (주)티엘아이, 다들멀티미디어(주), (주)에프씨아이, (주)쿠오핀, (주)네오피델리티, (주)피델릭스, (주)파이칩스, (주)에트랩 등 IT-SoC인력양성 후원기업 9개사가 참가하는 가운데 ITRC Forum 2008, 'IT-SoC Recruiting Fair'가 개최되었다. 2005년 11월을 시작으로

5회째를 맞이하는 이번 행사는 IT-SoC전공인증과정 석·박사 과정 학생들 가운데 2008년 8월 및 2009년 2월 졸업예정자와 지경부에서 지원하는 ITRC(Information Technology Research Center, 대학정보연구센터)사업에 참여하는 IT SoC분야 학생들을 대상으로 실시하였으며, 이번 행사에는 30여명의 지원자가 참여하였다.

센터는 후원기업제도와 같은 프로그램으로 기업의 참여를 활성화하고, 우수한 설계인력을 체계적으로 관리하여 IT-SoC Job Fair를 통해 관련 중소기업의 인력 수급난을 해소하도록 지속적인 노력을 할 것이다.

■ 문의 : SoC인력양성팀 김현주 (kimhj1@etri.re.kr, 02-2132-2031)

▶ 2008년도 MPW(칩) 제작지원 안내

'MPW(칩)제작지원'은 2004년 RF부문의 TSMC 0.18  $\mu$ m공정 지원을 시작으로 IT-SoC핵심설계인력양성사업의 SoC개발실습프로젝트를 통해 도출된 IP설계물의 검증과 우수 IP확보를 목적으로 수행하고 있다.

○ 연도별 칩 제작실적

구분	2004	2005	2006	2007	합계
RF	31	13	31	30	105
Logic	-	46	19	23	88
Analog	-	12	5	6	23
합계	31	71	55	59	216

MPW(칩)제작지원 5차년을 맞는 올해부터는 그동안 참여하지 않았던 해외 우수한 파운드리업체가 일부 분야에 참여할 예정이며 2009년부터는 전 분야에 걸쳐 참여하게 된다. 그리고 칩 제작 참여기관의 요구사항을 반영하고 우수한 논문연구를 지원하기 위해 가능한 집행예산 범위내에서 0.13  $\mu$ m공정 또한 지원할 예정이다. MPW(칩)제작지원 5차년을 맞는 올해까지 MPW제작 경험자에 대한 취업후 호응이 좋아, 2009년부터 우수연구 분야에 대해서 0.13  $\mu$ m ~ 0.18  $\mu$ m 미세공정을 지원하여 MPW제작 경험자를 확대양성하고자 한다. 금년의 경우 아날로그/디지털/RF 전 분야에 걸쳐 0.18  $\mu$ m공정을 지원할 예정으로 지난해말에 각 영역별로 라이브러리와 PDK 배포를 완료하였고 현재 모든 참여기관에서 7월초 DB 제출과 7월 중순 Fab-in을 일정에 맞추어 설계를 진행하고 있다. 향후 지원은 9월초 Fab-out/Package제작 후 완성 칩을 배포하고, 10월말 칩검증 후 결과보고서를 제출할 일정으로 진행된다.

■ 문의 : SoC인력양성팀 김창선 (richard@etri.re.kr, 02-2132-2023)

▶ 인증과정 참여교수 및 학생을 위한 SoC교육용 설계물 무상지원

SoC산업진흥센터(이후 '센터')는 IT-SoC전공인증과정에 참여하고 있는 63개 대학, 400여명의 교수를 대상으로, 5월 14일부터 27일까지 약 2주에 걸쳐 인증교과목 개설 및 SoC설계실습프로젝트 수행 등에 필요한 교육용 설계물 수요조사를 실

시하였다. 센터는 2007년에 지원한 교육용 설계물의 라이선스가 만료되는 올해 8월 말경, 2008년도 수요조사 결과를 토대로 인증과목 개설여부, 참여인력 수, 인증인력 배출 수 등의 배포기준안에 따라 1년간 사용할 수 있는 설계물 라이선스를 각 신청 교수에게 배포할 예정이다. 센터는 지난 2003년부터 매년 산업체 수요에 부응하는 IT-SoC핵심설계인력 양성을 위해 필수적인 Cadence, Mentor, Synopsys, Synplicity 등 4개사의 교육용 설계물 패키지를 IT SoC 전공인증과정 참여교수를 대상으로 무상 지원해왔다. 이로써 IT SoC 전공인증과정에 참여하고 있는 석·박사 과정 학생들은 다양한 종류의 설계물을 이용하여 최신 설계기법을 연마할 수 있을 것으로 기대하고 있다.

○ 연도별 ITSoC 전공인증과정 설계실습 교육용 설계물 주요 지원 내역

벤더구분	지원년도	2004년	2005년	2006년	2007년
Cadence		110 copy	160 copy	160 copy	160 copy
	Mentor	150 copy	200 copy	150 copy	100 copy
Synopsys	Front-end	150 copy	200 copy	150 copy	100 copy
	Back-end	150 copy	200 copy	150 copy	100 copy
Synplicity		150 copy	200 copy	110 copy	100 copy

■ 문의 : SoC인력양성팀 조영민 (ymcho@etri.re.kr, 02-2132-2027)

▶ 'World IT Show 2008' 전시회 참가

SoC산업진흥센터는 6월 17일부터 20일까지 나흘간 서울 삼성동 코엑스에서 열린 'World IT Show 2008' 전시회에 참가하였다. 코엑스 전관 걸쳐 개최된 이번 전시회는 50여개국 700개사가 참여한 가운데 ETRI는 핵심 연구 분야별로 태평양양홀(상생협력관)과 인도양홀(첨단소프트웨어관, IT융합기술관)에 나누어 기술 개발품을 전시하였으며, 센터는 태평양양홀의 상생협력관에서 SoC산업진흥센터의 중소



기업지원을 위한 개발인프라와 교육지원 활동을 홍보하였다. 특히 SoC인력양성팀에서는 지난해 교육용 플랫폼으로 개발한 홈네트워크 SoC설계교육용 플랫폼과 테스트베드를 전시/시연하여 관객들로부터 관심을 끌었다. WIS2008은 국내 최대 IT 전시회인 'SEK(Solution & contents Exhibition of Korea)'가 10년만에 서울에서 개최되는 OECD IT장관회의, 그리고 KIS(Korea IT Show)와 손잡고 '인터넷 경제의 미래'(The Future of Internet Economy)를 주제로 통합 개최된 아시아 최대의 IT 전시회이다.

■ 문의 : SoC인력양성팀 김태수 (tskim@etri.re.kr, 02-2132-2035)

### ▶ **국책과제 연구결과물 IP 활용 환경 지원**

국내 비메모리 반도체 IP의 산업 활성화를 위해 SoC산업진흥센터에서는 국책과제로 개발된 디지털 IP를 중소 펌리스 기업이 활용할 수 있도록 「국책과제 연구결과물 디지털 IP 상용화 지원」을 추진하고 있다. 국책과제로 개발된 IP에 대해 상용화를 위한 전달물 체계를 마련하여 이를 적용함으로써 중소 펌리스 기업의 효과적인 IP활용이 가능하도록 하며, 또한 연구결과물 IP가 재사용될 수 있는 활용환경을 제공함으로써 사용자가 센터에서 구축한 IP Library를 이용하여 IP를 검증하고 시스템에 적용해볼 수 있도록 지원할 예정이다. 지난 5월부터 우선적으로 상용 IP Library(ARM Core, PrimeCell 등 약 20여종) 및 IP 활용 환경(CoWare Platform Architect)에 대한 사용이 지원되고 있으며, 하반기부터는 H.264 Encoder를 시작으로 ETRI에서 개발된 IP의 Library 구축이 진행될 예정이다. 향후 국책과제에서 개발된 대부분의 IP에 대해 전달물 및 품질평가표준 적용 결과를 제공하고, IP Library를 구축하여 지원함으로써 국내 펌리스 업체의 IP 재사용을 촉진하고 산업경쟁력을 향상시키기 위한 좋은 계기가 될 것으로 예상된다. 또한 연구개발 IP의 사용 활성화를 통해 고가의 해외 IP 수입대체 효과와 비용절감 효과를 거둘 수 있을 것으로 기대된다. IP Library에 대한 상세내역 및 IP 활용환경 사용은 홈페이지(www.asic.net)의 'SoC산업지원' IP 기술자원을 참고하기 바란다.

■ 문의 : SoC산업기술팀 이자영 (cyanblue@etri.re.kr, 02-2132-2069)

### ▶ **SoC시제품 개발 지원**

중소기업의 SoC 개발을 보다 효과적으로 지원하기 위하여 SoC 개발비용의 일부를 지원해주는 SoC시제품 개발지원 프로그램을 연중 수시로 신청/접수받고 분기별(3월, 5월, 7월, 11월('09년 1차)) 심의 및 선정하는 절차로 운영한다. 개발방법은 개별 제작 및 셔플제작을 지원하며 파운드리가 지원하는 모든 공정기술을 지원한다. 2008년 SoC시제품 개발지원에 선정된 중소 벤처기업은 후반부설계(Back-end Design) 비용, 제작(Mask&Fab) 비용, 패키지(Package) 비용 등 SoC 개발비용의 50% 이내를 선택적으로 지원받아 SoC를 개발할 수 있으며, 2007년도에 함께 지원되었던 맞춤형 IP 지원은 2008년부터 SoC시제품 개발 지원에서 분리되어 IP기반 SoC설계기술 지원에서 수시지원 매월선정 방식으로 운영하게 되었다. 올해 1차, 2차, 3차, 4차를 통하여 지원되는 SoC시제품 개발지원은 11월까지 개발완료가 가능한 SoC에 대하여 지원하고 있으며, 예산은 약 27억 원으로 SoC개발회사의 많은 참여가 기대된다. 한편, 센터에서는 차세대 이동통신, DMB, DTV 등 고기능 정보통신기기 및 부품에 필요한 SoC개발을 지원하기 위해 2008년 6월 1일부터 7월 15일까지 올해 마지막 SoC시제품 개발지원 4차 신청 접수를 받아 심의위원회의 심의를 거쳐 지원업체를 선정한다.

■ 문의 : SoC산업기술팀 김창범 (uriduri@etri.re.kr, 02-2132-2064)

### ▶ **Digital Signal Processor IP 신규도입**

센터에서는 2008년도에 CAST사의 Digital Signal Processor(C32025TX) IP를 신규로 도입하여 5월부터 지원 서비스를 하고 있다. C32025TX IP는 T사의 TMS320C25와 instruction compatible하나 동일한 instruction을 약 4배의 속도로 처리한다. C32025TX는 처리능력을 최대화하기 위하여 프로그램과 데이터 버스를 분리시킨 harvard architecture를 채용하고 있다. DSP(C32025TX) IP에 대한 세부 규격은 다음과 같다.

- **Control Unit**
  - Single-clock per machine cycle operation
  - 16-bit instruction decoding
  - Repeat instructions for efficient use of program space
  - 8-level Hardware Stack
- **Central Arithmetic-Logic Unit**
  - 16-bit sign-extended parallel shifter
  - 32-bit arithmetic and logical operations
  - 16 x 16 bit parallel multiplier with a 32-bit product
  - 32-bit accumulator with output shifter
  - Single-cycle Multiply-and-Accumulate instructions
- **Auxiliary Registers**
  - 8 x 16-bit registers for indirect addressing or data storage
  - 16-bit Auxiliary Register Arithmetic Unit including operations with reversed-carry propagation
- **16-bit reload timer**
- **Memory addressing modes**
  - Direct : using a 9-bit Page Pointer and 7 LSBs of instruction word
  - Indirect : using Auxiliary Register File
  - Immediate : less than 16-bit via instruction word or full 16-bit long immediate following the instruction word
  - Block moves for data/program management
- **Interrupt Controller**
  - 6 interrupt sources plus reset and one software interrupt
- **Synchronous serial port for direct codec interface**
- **Program Memory organization**
  - 4K-words of internal ROM
  - Internal 256-word RAM block configurable either as program or data space
  - 64K-word external program space
- **Data Memory organization**
  - 2 Internal 256-word and one 32-word RAM blocks
  - 64K-words of external data space
  - 6 memory mapped registers
- **16 Input and 16 Output channels**
- **Wait states for interfacing slower off-chip devices**
- **Configurable synchronous/asynchronous external/internal memory support**
- **Power Management Unit for low-power operation**
- **Concurrent DMA using an extended Hold operation**
- **Multiprocessing support**
- **Global data memory interface**

주요 응용분야는 Digital sound processing(adaptive filtering, FFT, other special sound effects), Voice recognition, Telecommunications (modems, codecs), Medical equipment (diagnostics tools), Computers peripherals, Various embedded data-intensive systems 등이 있다. DSP(C32025TX) IP는 Encryption 형태로 지원되며, 양산이 가능한 IP이다.

■ 문의 : SoC산업기술팀 이길용 (gylee@etri.re.kr, 02-2132-2072)